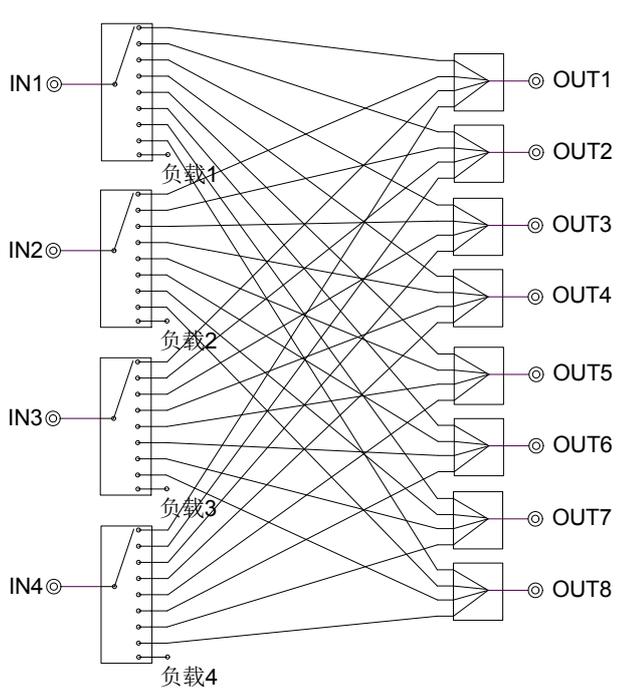


HX48KGGF4081G 型开关功分矩阵

规格书

1. 原理框图

序号	项目	规格
1-1	原理框图	见图 1-1
图 1-1 		
1-2	原理组成	由 4 个吸收式 SP8T 射频开关和 8 个四合路器组成

2. 技术指标

序号	项目	规格
1-1	产品类型	吸收式全交换 4*8 开关功分矩阵
1-2	工作频率	400MHz~8GHz
1-3	开关隔离度	≥80dB
1-4	插入损耗 (典型值)	≤12dB
1-5	端口驻波 (典型值)	≤1.7
1-6	阻抗	50Ω
1-7	100MHz 带内平坦度	≤0.5dB (设计保证)
1-8	抗烧毁功率	连续波 1W (设计保证)
1-9	开关时间	≤300ns
1-10	射频接口	SMA-50K
1-11	控制接口	DB25-male
1-12	控制方式	TTL 电平

		(0V 低电平 用“0”表示, 3.3V-5V 高电平 用“1”表示)
1-13	供电电源	+5V/DC (电流≤1.5A)

3. 环境条件

序 号	项 目	规 格
3-1	工作温度	-40°C ~ +70°C
3-2	存储温度	-40°C ~ +70°C

4. 接口定义

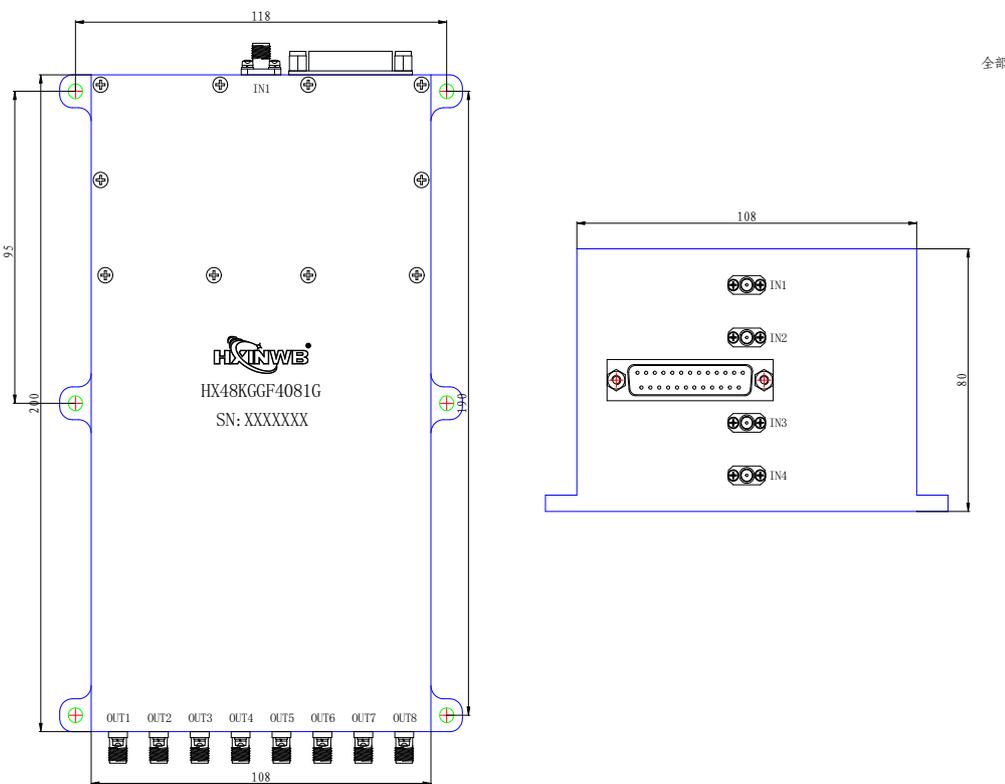
序 号	项 目	规 格
4-1	接口外形	DB25-male
4-2	引脚号	接口定义
	1	C1
	2	C2
	3	C3
	4	C4
	5	C5
	6	C6
	7	C7
	8	C8
	9	C9
	10	C10
	11	C11
	12	C12
	13	C13
	14	C14
	15	C15
	16	C16
17	+5V	
18	+5V	
19	+5V	
20	GND	
21-25	空	

5. 控制逻辑

C4	C3	C2	C1	开关状态
0	0	0	0	IN1→OUT1 通
0	0	0	1	IN1→OUT2 通
0	0	1	0	IN1→OUT3 通
0	0	1	1	IN1→OUT4 通

0	1	0	0	IN1→OUT5 通
0	1	0	1	IN1→OUT6 通
0	1	1	0	IN1→OUT7 通
0	1	1	1	IN1→OUT8 通
1	0	0	0	IN1 全关闭
C8	C7	C6	C5	开关状态
0	0	0	0	IN2→OUT1 通
0	0	0	1	IN2→OUT2 通
0	0	1	0	IN2→OUT3 通
0	0	1	1	IN2→OUT4 通
0	1	0	0	IN2→OUT5 通
0	1	0	1	IN2→OUT6 通
0	1	1	0	IN2→OUT7 通
0	1	1	1	IN2→OUT8 通
1	0	0	0	IN2 全关闭
C12	C11	C10	C9	开关状态
0	0	0	0	IN3→OUT1 通
0	0	0	1	IN3→OUT2 通
0	0	1	0	IN3→OUT3 通
0	0	1	1	IN3→OUT4 通
0	1	0	0	IN3→OUT5 通
0	1	0	1	IN3→OUT6 通
0	1	1	0	IN3→OUT7 通
0	1	1	1	IN3→OUT8 通
1	0	0	0	IN3 全关闭
C16	C15	C14	C13	开关状态
0	0	0	0	IN4→OUT1 通
0	0	0	1	IN4→OUT2 通
0	0	1	0	IN4→OUT3 通
0	0	1	1	IN4→OUT4 通
0	1	0	0	IN4→OUT5 通
0	1	0	1	IN4→OUT6 通
0	1	1	0	IN4→OUT7 通
0	1	1	1	IN4→OUT8 通
1	0	0	0	IN4 全关闭

6. 外形结构

序号	项目	规格
4-1	外形尺寸	见图 4-1
<p>图 4-1 注：未注公差按$\pm 0.1\text{mm}$</p> 		
4-2	材料	铝件 6061
4-3	表面处理	喷砂本导